

FE DE ERRATAS

Luis Guijarro Coloma, «Redes ATM. Principios de Interconexión y su aplicación», Ed. RA-MA, 2000, ISBN 84-7897-395-8

Página	Donde dice:	Debería decir:
12	... cada una de las filas contiene 32 bytes.	... cada una de las filas contiene 32 bits.
12 (Fig. 10) y 36	Byte	bit
21 (Nota 2)	... el bit G/L igual a 1...	... el bit G/I igual a 1...
27 (Fig. 19)	La dirección de origen de la trama Ethernet que llega a la estación 158.45.2.5 es 00:60:8C:AA:AA:AA	La dirección de origen de la trama Ethernet que llega a la estación 158.45.2.5 es 00:20:AF:AA:AA:AA
37	... mientras que el último de los fragmentos se caracteriza por el bit M igual a 1.	... mientras que el último de los fragmentos se caracteriza por el bit M igual a 0.
37	Únicamente el último de los fragmentos a que dé lugar un fragmento con bit M igual a 1 llevará bit M=1. En cualquier otro caso, el bit M del fragmento de segunda generación será igual a 0.	Únicamente el último de los fragmentos a que dé lugar un fragmento con bit M igual a 0 llevará bit M=0. En cualquier otro caso, el bit M del fragmento de segunda generación será igual a 1.
69 (Fig. 69)		Faltan las flechas correspondientes a los circuitos virtuales 0 y 1 del enlace E-C y el circuito virtual 0 del enlace E-F
92	Indicar la longitud de la PDU en un campo de 2 bytes de tamaño	Indicar la longitud del campo de datos en un campo de 2 bytes de tamaño
117	Finalmente, abordamos un último mecanismo de gestión de tráfico que en ocasiones se engloba, junto con estos, en la denominación genérica...	Finalmente, abordamos un último mecanismo de gestión de tráfico que en ocasiones se engloba, junto con los mecanismos de gestión de memoria, en la denominación genérica...
131	...el cual incluye resolver la dirección ATM de 158.44.2.16 mediante ATMARP...	...el cual incluye resolver la dirección ATM de 158.44.2.20 mediante ATMARP...